

**Scuola Politecnica – Dipartimento di Ingegneria Navale, Elettrica, Elettronica e delle
Telecomunicazioni (DITEN)
Corso di Laurea Magistrale in Ingegneria Elettronica
Classe LM-29
REGOLAMENTO DIDATTICO**

Descrizione del funzionamento del Corso di Laurea Magistrale

- Art. 1 Premessa e ambito di competenza**
- Art. 2 Requisiti di ammissione e modalità di verifica della preparazione individuale**
- Art. 3 Attività formative**
- Art. 4 Iscrizione a singole attività formative**
- Art. 5 Curriculum**
- Art. 6 Impegno orario complessivo**
- Art. 7 Piano di studio e propedeuticità**
- Art. 8 Frequenza e modalità di svolgimento delle attività didattiche**
- Art. 9 Esami e altre verifiche del profitto**
- Art. 10 Riconoscimento di crediti**
- Art. 11 Mobilità, studi compiuti all'estero, scambi internazionali**
- Art. 12 Modalità della prova finale**
- Art. 13 Orientamento e tutorato**
- Art. 14 Verifica dell'obsolescenza dei crediti**
- Art. 15 Manifesto degli Studi**

Art. 1 Premessa e ambito di competenza

Il presente Regolamento, in conformità allo Statuto e al Regolamento didattico di Ateneo (parte generale e parte speciale), disciplina gli aspetti organizzativi dell'attività didattica del Corso di Laurea Magistrale in Ingegneria Elettronica, nonché ogni diversa materia ad esso devoluta da altre fonti legislative e regolamentari.

Il Regolamento didattico del Corso di Laurea Magistrale in Ingegneria Elettronica è deliberato, ai sensi dell'articolo 25, commi 1 e 4 del Regolamento didattico di Ateneo, parte generale, dal Consiglio dei Corsi di Studio (CCS) di Ingegneria Elettronica a maggioranza dei componenti e sottoposto all'approvazione del Consiglio del Dipartimento DITEN (e dei Consigli degli eventuali Dipartimenti associati), sentita la Scuola Politecnica previo parere favorevole della Commissione Paritetica di Scuola e di Dipartimento, ove esistente.

Le delibere del CCS possono essere assunte anche in modalità telematica ai sensi dei sovraordinati regolamenti e, in particolare, dell'articolo 14 "Riunioni con modalità telematiche" del vigente Regolamento Generale di Ateneo (in vigore dal 19/12/2018).

Art. 2 Requisiti di ammissione e modalità di verifica della preparazione individuale (quadro RAD SUA A3.a e quadro A3.b)

L'equivalenza del titolo di studio straniero riportata nel RAD è determinata attraverso l'analisi del titolo accademico, del Cv, del Transcript of records.

L'ammissione alla Laurea Magistrale in Ingegneria Elettronica è subordinata al possesso di specifici requisiti

curricolari e di adeguatezza della preparazione personale.

I requisiti curricolari necessari per l'iscrizione al Corso di Laurea Magistrale in Ingegneria Elettronica devono essere acquisiti prima dell'immatricolazione e consistono in conoscenze equivalenti a quelle previste dagli obiettivi formativi generali delle Lauree della Classe Ingegneria dell'informazione (Classe 9 del DM 509/1999 e Classe L-8 del DM 270/2004).

In riferimento ai requisiti curricolari, per l'accesso alla Laurea Magistrale in Ingegneria Elettronica, occorre:

- essere in possesso di Laurea, Laurea Specialistica o Laurea Magistrale, di cui al DM 509/1999 o DM 270/2004, oppure una Laurea quinquennale (ante DM 509/1999), o titoli esteri equivalenti;
- essere in possesso di almeno 36 CFU, o conoscenze equivalenti, acquisiti in un qualunque corso universitario (Laurea, Laurea Specialistica, Laurea Magistrale, Master Universitari di primo e secondo livello) nei settori scientifico-disciplinari indicati per le attività formative di base previste dalle Lauree afferenti alla Classe L-8 Ingegneria dell'Informazione;
- essere in possesso di almeno 45 CFU, o conoscenze equivalenti, acquisiti in un qualunque corso universitario (Laurea, Laurea Specialistica, Laurea Magistrale, Master Universitari di primo e secondo livello) nei settori scientifico-disciplinari indicati per le attività formative caratterizzanti delle Lauree della Classe L-8 Ingegneria dell'Informazione, negli ambiti disciplinari Ingegneria dell'Automazione, Ingegneria Biomedica, Ingegneria Elettronica, Ingegneria Informatica, Ingegneria delle Telecomunicazioni.

Le seguenti Lauree erogate dall'Ateneo di Genova soddisfano i requisiti curricolari richiesti dalla laurea magistrale:

- Ingegneria Elettronica e Tecnologie dell'Informazione
- Ingegneria Informatica
- Ingegneria Biomedica

Nel caso di possesso di lauree differenti da quelle indicate nel presente Regolamento didattico e sopra menzionate, il CCS verificherà la presenza dei requisiti curricolari o delle conoscenze equivalenti, sulla base degli esami sostenuti dallo studente nel Corso di Laurea di provenienza, nonché la presenza di eventuali esami extracurricolari, le attività di stage e le esperienze lavorative maturate.

Ai fini dell'ammissione al Corso di Laurea Magistrale gli studenti, in possesso dei requisiti curricolari, dovranno sostenere con esito positivo una prova per la verifica della preparazione personale, salvo i casi disposti dall'ultimo comma.

La prova di verifica sarà svolta sotto forma di colloquio pubblico o di test scritto, e sarà finalizzata ad accertare la preparazione generale dello studente con particolare riferimento alla conoscenza di nozioni fondamentali dell'ingegneria e di aspetti applicativi e professionali relativi alle seguenti tematiche:

- architetture dei calcolatori;
- strutture dati e algoritmi;
- elettronica analogica e digitale;
- campi elettromagnetici;
- trattamento e trasmissione di segnali;
- reti e sistemi di telecomunicazioni.

La prova è sostenuta davanti ad una Commissione nominata dal CCS e composta da docenti afferenti al CCS.

Nel Bando per l'Ammissione ai Corsi di Laurea Magistrale della Scuola Politecnica e sul sito web del Corso di Laurea Magistrale sono indicati: la composizione della Commissione d'esame, le modalità della prova, il luogo e la data, gli argomenti oggetto d'esame, i criteri di valutazione dei candidati.

Ai fini della valutazione dello studente la Commissione terrà conto anche del curriculum ottenuto nel percorso di Laurea triennale. L'esito della prova prevede la sola dicitura "superato", "non superato".

L'adeguatezza della preparazione personale è automaticamente verificata per coloro che hanno conseguito la Laurea triennale, italiana od estera, o titolo giudicato equivalente in sede di accertamento dei requisiti curricolari, con una votazione finale di almeno 9/10 del voto massimo previsto dalla propria

Laurea o che hanno conseguito una votazione finale corrispondente almeno alla classifica "A" del sistema ECTS.

Tutti gli studenti con titolo di studio conseguito all'estero saranno sottoposti ad una specifica prova di conoscenza di lingua italiana gestita dalla Scuola di lingua e cultura italiana di Ateneo per accertare il possesso del livello B2 della Lingua italiana. Chi non supera il test deve seguire dei corsi di italiano gratuiti organizzati dall'Università di Genova per raggiungere il livello di conoscenza dell'italiano richiesto.

Art. 3 Attività formative

L'elenco degli insegnamenti e delle altre attività formative attivabili nella coorte 2022/2024, è riportato nell'apposito allegato (ALL.1) che costituisce parte integrante del presente Regolamento.

Per ogni insegnamento è individuato un docente responsabile. È docente responsabile di un insegnamento chi ne sia titolare a norma di legge, ovvero colui al quale il Consiglio del Dipartimento di afferenza abbia attribuito la responsabilità stessa in sede di affidamento dei compiti didattici ai docenti.

La lingua usata per erogare le attività formative (lezioni, esercitazioni, laboratori) è l'Italiano o un'altra lingua della UE ove espressamente deliberato dal CCS.

Nell'allegato (ALL.1) al presente Regolamento è specificata la lingua in cui viene erogata ogni attività formativa.

Art. 4 Iscrizione a singole attività formative

In conformità con l'articolo 6 del Regolamento di Ateneo per gli studenti, per iscriversi a singole attività formative occorre possedere un titolo di studio che permetta l'accesso all'Università

Art. 5 Curricula

Il corso di laurea magistrale in Ingegneria Elettronica è articolato in due curriculum:

Electronic Systems (E.S.) e Pervasive Intelligence (P.I.).

Il curriculum Electronic Systems si propone di fornire agli studenti una preparazione tecnico-scientifica solida e completa nell'ambito della moderna ingegneria elettronica; tale curriculum vuole formare una figura professionale in grado di concepire, progettare, realizzare e gestire sistemi e dispositivi elettronici di ogni complessità e allo stesso tempo promuovere l'applicazione di tecnologie e sistemi elettronici in tutti i settori (civili, industriali, sociali) ove tali sistemi possano essere utili ed efficaci.

Il curriculum Pervasive Intelligence, all'interno del corso di laurea, si pone l'obiettivo di fornire agli studenti competenze maggiormente orientate agli aspetti algoritmici e software affrontando in particolare metodi e tecnologie legate all'Internet of things attraverso applicazioni nell'ambito dei serious games, della sanità, dell'automotive e dei beni culturali.

Art. 6 Impegno orario complessivo

La definizione della frazione oraria dedicata a lezioni o attività didattiche equivalenti è stabilita, per ogni insegnamento, dal CCS e specificata nella parte speciale del Regolamento. In ogni caso si assumono i seguenti intervalli di variabilità della corrispondenza ore aula/CFU: 8 ÷ 10 ore di lezione o di attività didattica assistita.

La definizione dell'impegno orario complessivo presunto, riservato allo studio personale o ad altre attività formative di tipo individuale, è stabilito, per ogni insegnamento, nell'allegato (ALL.1) del presente regolamento .

Il Direttore del Dipartimento DITEN e il Coordinatore del CCS sono incaricati di verificare il rispetto delle predette prescrizioni.

Art. 7 Piani di studio e propedeuticità

Gli studenti possono iscriversi a tempo pieno o a tempo parziale; per le due tipologie di studente sono previsti differenti diritti e doveri.

Lo studente sceglie la tipologia di iscrizione contestualmente alla presentazione del piano di studio.

Lo studente a tempo pieno svolge la propria attività formativa tenendo conto del piano di studio predisposto dal Corso di Laurea Magistrale, distinto per anni di corso e pubblicato nel Manifesto degli studi del Corso di Laurea Magistrale.

Lo studente a tempo parziale è tenuto a presentare un piano di studio individuale specificando il numero di crediti che intende inserire secondo quanto disposto dal regolamento per la contribuzione studentesca di Ateneo.

Il piano di studio articolato su una durata più breve rispetto a quella normale, è approvato dal Consiglio del Corso di Studio e dal Consiglio di Dipartimento.

L'iscrizione degli studenti a tempo pieno e a tempo parziale è disciplinata dal Regolamento di Ateneo per gli studenti tenuto conto delle disposizioni operative deliberate dagli Organi centrali di governo ed indicate nella Guida dello studente (pubblicata annualmente sul sito web dell'Università).

Il percorso formativo dello studente può essere vincolato attraverso un sistema di propedeuticità, indicate per ciascun insegnamento nella parte speciale del presente Regolamento (ALL. 1).

La modalità e il termine per la presentazione del piano di studio sono stabiliti annualmente dalla Scuola Politecnica e riportate sul Sito web del CdS alla pagina "Studenti".

Lo studente può aggiungere nel proprio percorso formativo insegnamenti "fuori piano" fino ad un massimo di 12 cfu senza versare ulteriori contributi.

Tali insegnamenti non sono presi in considerazione ai fini del conseguimento della laurea, ma potranno essere valutati per il conseguimento di un titolo di studi successivo

Art. 8 Frequenza e modalità di svolgimento delle attività didattiche

Gli insegnamenti possono assumere la forma di: (a) lezioni, anche a distanza mediante mezzi telematici; (b) esercitazioni pratiche; (c) esercitazioni in laboratorio, (d) seminari tematici.

Il profilo articolato e la natura impegnativa delle lezioni tenute nell'ambito nell'ambito del corso di studio rendono la frequenza alle attività formative fortemente consigliata per una adeguata comprensione degli

argomenti e quindi per una buona riuscita negli esami. Il calendario delle lezioni è articolato in semestri.

Di norma, il semestre è suddiviso in almeno 12 settimane di lezione più almeno 4 settimane complessive per prove di verifica ed esami di profitto.

Il periodo destinato agli esami di profitto termina con l'inizio delle lezioni del semestre successivo.

A metà semestre, la normale attività didattica (lezioni, esercitazioni, laboratori) può essere interrotta secondo il calendario fissato dalla Scuola.

L'orario delle lezioni per l'intero anno accademico è pubblicato sul sito web di Ateneo e accessibile da quello del CdS prima dell'inizio delle lezioni dell'anno accademico. L'orario delle lezioni garantisce la possibilità di frequenza per anni di corso previsti dal vigente Manifesto degli Studi del Corso di Laurea Magistrale. Per ragioni pratiche non è garantita la compatibilità dell'orario per tutte le scelte formalmente possibili degli insegnamenti opzionali. Gli studenti devono quindi formulare il proprio piano di studio tenendo conto dell'orario delle lezioni.

Art. 9 Esami e altre verifiche del profitto

Gli esami di profitto possono essere svolti in forma scritta, orale, o scritta e orale, secondo le modalità indicate nelle schede di ciascun insegnamento pubblicate sul sito web di Ateneo e accessibili da quello del CdS.

A richiesta, possono essere previste specifiche modalità di verifica dell'apprendimento che tengano conto delle esigenze di studenti disabili e di studenti con disturbi specifici dell'apprendimento (D.S.A.), in conformità all'art. 29 comma 4 del Regolamento didattico di Ateneo.

Nel caso di insegnamenti strutturati in moduli con più docenti, questi partecipano collegialmente alla valutazione complessiva del profitto dello studente che non può, comunque, essere frazionata in valutazioni separate sui singoli moduli.

Il calendario degli esami di profitto è stabilito entro la scadenza ministeriale per l'anno accademico successivo e viene pubblicato sul sito web di Ateneo e accessibili da quello del CdS. Il calendario delle eventuali prove di verifica in itinere è stabilito dal CCS e comunicato agli studenti all'inizio di ogni ciclo didattico.

Gli esami si svolgono nei periodi di interruzione delle lezioni. Possono essere previsti appelli durante il periodo delle lezioni soltanto per gli studenti che, nell'anno accademico in corso, non abbiano inserito attività formative nel proprio piano di studio.

Tutte le verifiche del profitto relative alle attività formative debbono essere superate dallo studente entro la scadenza prevista dalla segreteria studenti della Scuola Politecnica in vista della prova finale, come indicato nel "promemoria" pubblicato sul sito web di Ateneo e accessibili da quello del CdS.

L'esito dell'esame, con la votazione conseguita, è verbalizzato secondo quanto previsto all'art. 29 del Regolamento didattico di Ateneo.

Le commissioni di esame di profitto sono nominate dal Direttore del Dipartimento o su sua delega dal Coordinatore del corso di studio e sono composte da almeno 3 componenti. Ad ogni sessione di esame saranno presenti almeno 2 membri. Il docente responsabile dell'insegnamento è membro con funzione di presidente. Possono essere componenti della commissione cultori della materia individuati dal consiglio del corso di studio sulla base di criteri che assicurino il possesso di requisiti scientifici, didattici o professionali; tali requisiti si possono presumere posseduti da parte di docenti universitari a riposo. Per ogni commissione all'atto di nomina va individuato almeno un presidente supplente. In ogni sessione di esame le commissioni sono presiedute dal presidente o da un supplente.

Art. 10 Riconoscimento di crediti

Il Consiglio dei Corsi di Studio delibera sull'approvazione delle domande di passaggio o trasferimento da un altro Corso di Studi dell'Ateneo o di altre Università secondo le norme previste dal Regolamento didattico di Ateneo, art. 21. Delibera altresì il riconoscimento, quale credito formativo, per un numero massimo di 12 CFU, di conoscenze e abilità professionali certificate ai sensi della normativa vigente. Nella valutazione delle domande di passaggio si terrà conto delle specificità didattiche e dell'attualità dei contenuti formativi dei singoli esami sostenuti, riservandosi di stabilire di volta in volta eventuali forme di verifica ed esami integrativi.

Art. 11 Mobilità, studi compiuti all'estero, scambi internazionali (Quadro B 5 SUA CdS)

Il CCS incoraggia fortemente le attività di internazionalizzazione, in particolare la partecipazione degli studenti ai programmi di mobilità e di scambi internazionali. A tal fine garantisce, secondo le modalità previste dalle norme vigenti, il riconoscimento dei crediti formativi conseguiti all'interno di tali programmi, e organizza le attività didattiche opportunamente in modo da rendere agevoli ed efficaci tali attività.

Il CCS riconosce agli studenti iscritti, che abbiano regolarmente svolto e completato un periodo di studi all'estero, gli esami sostenuti fuori sede e il conseguimento dei relativi crediti che lo studente intenda sostituire ad esami del proprio piano di studio.

Ai fini del riconoscimento di tali esami, lo studente all'atto della compilazione del piano delle attività formative che intende seguire nell'Ateneo estero, dovrà produrre idonea documentazione comprovante l'equivalenza dei contenuti tra l'insegnamento impartito all'estero e l'insegnamento che intende sostituire, impartito nel Corso di Laurea Magistrale in Ingegneria Elettronica. L'equivalenza è valutata dal CCS.

La conversione dei voti avverrà secondo criteri approvati dal CCS, congruenti con il sistema europeo ECTS.

Per periodi di studio dedicati alla preparazione della prova finale, il numero di crediti riconosciuto, relativi a tale fattispecie, è messo in relazione alla durata del periodo svolto all'estero.

L'eventuale periodo di studio all'estero, che abbia comportato riconoscimento di crediti formativi, verrà valutato ai fini della prova finale.

Art. 12 Modalità della prova finale (Quadro SUA A 5.b)

La prova finale consiste nella discussione di un elaborato scritto, tendente ad accertare la preparazione tecnico-scientifica e professionale del candidato.

Ai fini del conseguimento della Laurea Magistrale, l'elaborato finale consiste nella redazione di una tesi, elaborata dallo studente in modo originale sotto la guida di uno o più relatori, su un argomento definito attinente ad una disciplina di cui abbia superato l'esame.

Tra i relatori deve essere presente almeno un docente della Scuola Politecnica o del Corso di studi.

La tesi può essere redatta anche in lingua inglese; in caso di utilizzo di altra lingua della UE è necessaria l'autorizzazione del CCS. In questi casi la tesi deve essere corredata dal titolo e da un ampio sommario in italiano.

La tesi dovrà rivelare le capacità dello studente nell'affrontare tematiche di ricerca e/o di tipo applicativo. La tesi dovrà essere costituita da un progetto e/o dallo sviluppo di un'applicazione che proponga soluzioni innovative rispetto allo stato dell'arte e dimostri le capacità di analisi e di progetto dello studente.

La tesi dovrà altresì rivelare:

- ✓ adeguata preparazione nelle discipline caratterizzanti la Laurea Magistrale;
- ✓ adeguata preparazione ingegneristica;
- ✓ corretto uso delle fonti e della bibliografia;
- ✓ capacità sistematiche e argomentative;
- ✓ chiarezza nell'esposizione;
- ✓ capacità progettuale e sperimentale;
- ✓ capacità critica.

La Commissione per la prova finale è composta da almeno cinque componenti compreso il Presidente ed è nominata dal Direttore del Dipartimento DITEN.

Le modalità di svolgimento della prova finale consistono nella presentazione orale della tesi da parte dello studente alla Commissione per la prova finale, seguita da una discussione sulle questioni eventualmente poste dai membri della Commissione.

L'impegno richiesto allo studente per la preparazione della prova finale deve essere commisurato al numero di crediti assegnati alla prova stessa.

La valutazione della prova finale da parte della commissione avviene, in caso di superamento della stessa, attribuendo un incremento, variabile da 0 a 6, massimo stabilito dalla Scuola Politecnica di concerto con i Dipartimenti, alla media ponderata dei voti riportati nelle prove di verifica relative ad attività formative che prevedono una votazione finale, assumendo come peso il numero di crediti associati alla singola attività formativa.

L'eventuale periodo di studio all'estero, della durata minima di un semestre didattico, che abbia comportato riconoscimento di almeno dieci crediti formativi, verrà valutato attribuendo un ulteriore incremento di un punto alla media ponderata in centodecimi.

Art. 13 Orientamento e tutorato (Quadro B5 SUA CdS)

La Scuola Politecnica, di concerto con il Dipartimento, e il Cds organizza e gestisce un servizio di orientamento e di sostegno degli studenti, al fine di promuovere i diversi percorsi formativi di secondo livello e incentivare una proficua partecipazione attiva alla vita universitaria in tutte le sue forme.

Art. 14 Verifica dell'obsolescenza dei crediti

I crediti formativi universitari acquisiti nell'ambito del corso di laurea possono essere sottoposti a verifica di obsolescenza dopo 6 anni. Qualora il CCS riconosca l'obsolescenza anche di una sola parte dei relativi

contenuti formativi, lo stesso CCS stabilisce le prove integrative che dovranno essere sostenute dallo studente, definendo gli argomenti delle stesse, le modalità di verifica, la composizione della commissione di esame.

Trascorso il periodo indicato, i crediti acquisiti debbono essere convalidati con apposita delibera qualora il CCS riconosca la non obsolescenza dei relativi contenuti formativi.

Qualora il CCS riconosca l'obsolescenza anche di una sola parte dei relativi contenuti formativi, lo stesso CCS stabilisce le prove integrative che dovranno essere sostenute dallo studente, definendo gli argomenti delle stesse e le modalità di verifica.

Una volta superate le verifiche previste, il CCS convalida i crediti acquisiti con apposita delibera. Qualora la relativa attività formativa preveda una votazione, la stessa potrà essere variata rispetto a quella precedentemente ottenuta, su proposta della Commissione d'esame che ha proceduto alla verifica.

Art. 15 Manifesto degli Studi

Il Dipartimento DITEN, sentita la Scuola Politecnica, approva e pubblica annualmente il Manifesto degli Studi Laurea sul sito web di Ateneo e accessibili da quello del CdS. Nel Manifesto sono indicate le principali disposizioni dell'Ordinamento didattico e del Regolamento didattico del Corso di Laurea Magistrale, a cui eventualmente si aggiungono indicazioni integrative.

Il Manifesto degli Studi del Corso di Laurea Magistrale contiene l'elenco degli insegnamenti attivati per l'anno accademico in questione. Le schede dei singoli insegnamenti sono pubblicati Laurea sul sito web di Ateneo e accessibili da quello del CdS

Allegato 1 al Regolamento didattico del Corso di Laurea Magistrale in Ingegneria Elettronica della Scuola Politecnica
Insegnamenti e Obiettivi Formativi

Elenco delle attività formative attivabili e relativi obiettivi formativi

Indirizzo	Anno	Codice	Nome ins	CFU	SSD	Tipologia	Ambito	Lingua	Propedeuticità	Obiettivi formativi	Ore didattica assistita	Ore studio personale
ELECTRONIC SYSTEMS	1	106771	DIGITAL INTEGRATED ELECT. SYST	10	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica				0	0
PERVASIVE INTELLIGENCE	1	106771	DIGITAL INTEGRATED ELECT. SYST	10	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica				0	0
ELECTRONIC SYSTEMS	1	106772	INTEGRATED ELECTRONICS	5	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge lo scopo di sviluppare conoscenze e competenze relative ai dispositivi elettronici ed alla microelettronica.	50	75
PERVASIVE INTELLIGENCE	1	106772	INTEGRATED ELECTRONICS	5	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge lo scopo di sviluppare conoscenze e competenze relative ai dispositivi elettronici ed alla microelettronica.	50	75
ELECTRONIC SYSTEMS	1	106773	DIGITAL SYSTEMS	5	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge l'obiettivo di fornire conoscenze e sviluppare competenze anche di tipo progettuale in relazione ai seguenti argomenti: architetture di sistemi elettronici integrati, metodologie di specifica, descrizione e sintesi automatica, flusso top-down, metodologie di verifica e simulazione, linguaggi di descrizione dell'hardware e metodologie di test.	50	75
PERVASIVE	1	106773	DIGITAL	5	ING	CARATTERIZZANTI	Ingegneria	Italiano		Il corso si prefigge l'obiettivo di	50	75

INTELLIGENC E			SYSTEMS		- INF/ 01	TI	Elettronica	(Inglese a richiesta)		fornire conoscenze e sviluppare competenze anche di tipo progettuale in relazione ai seguenti argomenti: architetture di sistemi elettronici integrati, metodologie di specifica, descrizione e sintesi automatica, flusso top-down, metodologie di verifica e simulazione, linguaggi di descrizione dell'hardware e metodologie di test.		
ELECTRONIC SYSTEMS	1	72306	CYBER PHYSICAL SYSTEMS	10	ING- INF/ 01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso intende fornire un'introduzione all'analisi e alla progettazione di sistemi cyberphysical system. Questo comprende i processi sincroni e asincroni, i requisiti di safety e liveness, e i sistemi dinamici e temporizzati. Il corso riprende e sviluppa nozioni di calcolo delle probabilità e statistica e sviluppa semplici applicazioni di intelligenza artificiale per la collective intelligence.	80	170
PERVASIVE INTELLIGENCE	1	72306	CYBER PHYSICAL SYSTEMS	10	ING- INF/ 01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso intende fornire un'introduzione all'analisi e alla progettazione di sistemi cyberphysical system. Questo comprende i processi sincroni e asincroni, i requisiti di safety e liveness, e i sistemi dinamici e temporizzati. Il corso riprende e sviluppa nozioni di calcolo delle probabilità e statistica e sviluppa semplici applicazioni di intelligenza artificiale per la collective intelligence.	80	170
ELECTRONIC SYSTEMS	1	72317	COMPUTER GRAPHICS ARCH.- GAMES AND SIMULATIO	10	ING- INF/ 01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge l'obiettivo di fornire conoscenze e sviluppare competenze in relazione ai seguenti argomenti: computer grafica per serious games, mondi virtuali,	80	170

			N							simulazioni, edutainment.		
PERVASIVE INTELLIGENCE	1	72317	COMPUTER GRAPHICS ARCH.- GAMES AND SIMULATION	10	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge l'obiettivo di fornire conoscenze e sviluppare competenze in relazione ai seguenti argomenti: computer grafica per serious games, mondi virtuali, simulazioni, edutainment.	80	170
ELECTRONIC SYSTEMS	1	106775	MICROELECTRONICS AND SENSORS	10	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica				0	0
PERVASIVE INTELLIGENCE	1	106775	MICROELECTRONICS AND SENSORS	10	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica				0	0
ELECTRONIC SYSTEMS	1	106786	MICROELECTRONICS	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge lo scopo di sviluppare conoscenze e competenze relative ai dispositivi elettronici ed alla microelettronica.	50	75
PERVASIVE INTELLIGENCE	1	106786	MICROELECTRONICS	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge lo scopo di sviluppare conoscenze e competenze relative ai dispositivi elettronici ed alla microelettronica.	50	75
ELECTRONIC SYSTEMS	1	106787	SENSORS	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si propone di introdurre le conoscenze essenziali per comprendere il funzionamento dei sensori e gli aspetti fondamentali alla base della impostazione e interpretazione di una misura.	50	75
PERVASIVE INTELLIGENCE	1	106787	SENSORS	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si propone di introdurre le conoscenze essenziali per comprendere il funzionamento dei sensori e gli aspetti fondamentali alla base della impostazione e interpretazione di una misura.	50	75
ELECTRONIC SYSTEMS	1	80640	SOFT SKILLS	1		ALTRE ATTIVITA'	Altre Conoscenz	Italiano (Inglese a		Il corso di propone di fornire conoscenze sulle competenze	20	5

							e Utili per l'Inserimento Nel Mondo del Lavoro	richiesta)		trasversali e di metalivello richiesta ai professionisti dai contesti organizzativi complessi che caratterizzano il mondo del lavoro.		
PERVASIVE INTELLIGENCE	1	80640	SOFT SKILLS	1		ALTRE ATTIVITA'	Altre Conoscenze e Utili per l'Inserimento Nel Mondo del Lavoro	Italiano (Inglese a richiesta)		Il corso di propone di fornire conoscenze sulle competenze trasversali e di metalivello richiesta ai professionisti dai contesti organizzativi complessi che caratterizzano il mondo del lavoro.	20	5
ELECTRONIC SYSTEMS	1	86950	CYBER SECURITY	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		L'insegnamento ha l'obiettivo primario di aumentare la consapevolezza dei discenti sulle varie tematiche legate alla Computer security, con particolare riferimento agli aspetti di implementazione elettronica e casi applicativi moderni. Un obiettivo scientifico è fornire le basi concettuali, matematiche e algoritmiche per analizzare le moderne tecniche di protezione delle comunicazioni e dei dati. A queste finalità si associa un obiettivo culturale, per sensibilizzare e rendere i discenti proattivi nella applicazione e diffusione di una cultura della sicurezza, anche legata alla protezione di Infrastrutture Critiche, per elevare il livello di security del contesto Paese.	50	75
PERVASIVE INTELLIGENCE	1	86950	CYBER SECURITY	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		L'insegnamento ha l'obiettivo primario di aumentare la consapevolezza dei discenti sulle varie tematiche legate alla Computer security, con particolare riferimento agli aspetti di implementazione elettronica e casi applicativi moderni. Un obiettivo scientifico è fornire le	50	75

										basi concettuali, matematiche e algoritmiche per analizzare le moderne tecniche di protezione delle comunicazioni e dei dati. A queste finalità si associa un obiettivo culturale, per sensibilizzare e rendere i discenti proattivi nella applicazione e diffusione di una cultura della sicurezza, anche legata alla protezione di Infrastrutture Critiche, per elevare il livello di security del contesto Paese.		
ELECTRONIC SYSTEMS	1	106769	ADVANCED ELECTROMAGNETICS ENGINEERING	5	ING - INF/02	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso fornisce competenze elettromagnetiche avanzate, che riguardano la caratterizzazione di sistemi a microonde e la propagazione elettromagnetica in presenza di strutture complesse, anche in riferimento ad esempi applicativi in ambito civile/industriale.	50	75
PERVASIVE INTELLIGENCE	1	106769	ADVANCED ELECTROMAGNETICS ENGINEERING	5	ING - INF/02	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso fornisce competenze elettromagnetiche avanzate, che riguardano la caratterizzazione di sistemi a microonde e la propagazione elettromagnetica in presenza di strutture complesse, anche in riferimento ad esempi applicativi in ambito civile/industriale.	50	75
ELECTRONIC SYSTEMS	1	106778	APPLIED MATHEMATICAL MODELLING AND MACHINE LEARNING	5		AFFINIO INTEGRATIVE	Attività Formative Affinointegrative	Italiano (Inglese a richiesta)			0	0
ELECTRONIC SYSTEMS	1	106778	APPLIED MATHEMATICAL	5		CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)			0	0

			MODELLING AND MACHINE LEARNING									
PERVASIVE INTELLIGENCE	1	106778	APPLIED MATHEMATICAL MODELLING AND MACHINE LEARNING	5		AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)				
PERVASIVE INTELLIGENCE	1	106778	APPLIED MATHEMATICAL MODELLING AND MACHINE LEARNING	5		CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)				
ELECTRONIC SYSTEMS	1	106779	APPLIED MATHEMATICAL MODELLING	5	ING - IND /31	AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		Il corso si propone di presentare i fondamenti teorici per formulare modelli a partire da dati sperimentali. Vengono fornite conoscenze di base nell'ambito dei modelli matematici, calcolo numerico, regolarizzazione, simulazione numerica di dispositivi e sistemi. Particolare attenzione è rivolta ai problemi di classificazione e alle realizzazioni basate su MATLAB.	50	75
PERVASIVE INTELLIGENCE	1	106779	APPLIED MATHEMATICAL MODELLING	5	ING - IND /31	AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		Il corso si propone di presentare i fondamenti teorici per formulare modelli a partire da dati sperimentali. Vengono fornite conoscenze di base nell'ambito dei modelli matematici, calcolo numerico, regolarizzazione, simulazione numerica di dispositivi e sistemi. Particolare attenzione è rivolta ai problemi di classificazione e alle realizzazioni basate su MATLAB.	50	75
ELECTRONIC SYSTEMS	1	106788	MACHINE LEARNING	5	ING -	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese		Obiettivo dell'insegnamento è quello di introdurre le competenze	50	75

					INF/ 01		a	a richiesta)		necessarie per comprendere ed utilizzare i più importanti paradigmi di Machine Learning. Il percorso formativo si svilupperà lungo due direttrici principali. La prima direttrice è basata sulla didattica frontale e persegue lo scopo di analizzare gli aspetti teorici che stanno alla base di paradigmi quali le reti neurali a singolo strato, il Deep Learning, i modelli di apprendimento basati su kernel, i metodi di clustering e gli alberi decisionali. La seconda direttrice è basata su esercitazioni pratiche e persegue lo scopo di coinvolgere lo studente nei processi implementativi. Nel complesso, le modalità didattiche saranno strutturate in modo da trasmettere allo studente non solo competenze teoriche sui modelli basati su Machine Learning, ma anche gli strumenti pratici per implementare tali modelli su microprocessore e GPU.		
PERVASIVE INTELLIGENC E	1	106788	MACHINE LEARNING	5	ING - INF/ 01	CARATTERIZZAN TI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Obiettivo dell'insegnamento è quello di introdurre le competenze necessarie per comprendere ed utilizzare i più importanti paradigmi di Machine Learning. Il percorso formativo si svilupperà lungo due direttrici principali. La prima direttrice è basata sulla didattica frontale e persegue lo scopo di analizzare gli aspetti teorici che stanno alla base di paradigmi quali le reti neurali a singolo strato, il Deep Learning, i modelli di apprendimento basati	50	75

										su kernel, i metodi di clustering e gli alberi decisionali. La seconda direttrice è basata su esercitazioni pratiche e persegue lo scopo di coinvolgere lo studente nei processi implementativi. Nel complesso, le modalità didattiche saranno strutturate in modo da trasmettere allo studente non solo competenze teoriche sui modelli basati su Machine Learning, ma anche gli strumenti pratici per implementare tali modelli su microprocessore e GPU.		
ELECTRONIC SYSTEMS	2	60172	ORIENTATION WORKSHOPS	1		ALTRE ATTIVITA'	Altre Conoscenze e Utili per l'Inserimento Nel Mondo del Lavoro	Italiano (Inglese a richiesta)		Il corso di propone di fornire orientamento al mondo del lavoro tramite seminari tenuti da esponenti del mondo industriale locale e nazionale.	20	5
PERVASIVE INTELLIGENCE	2	60172	ORIENTATION WORKSHOPS	1		ALTRE ATTIVITA'	Altre Conoscenze e Utili per l'Inserimento Nel Mondo del Lavoro	Italiano (Inglese a richiesta)		Il corso di propone di fornire orientamento al mondo del lavoro tramite seminari tenuti da esponenti del mondo industriale locale e nazionale.	20	5
ELECTRONIC SYSTEMS	2	106781	NONLINEAR DYNAMICS AND POWER MANAGEMENT	5	ING - IND /31	AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		L'insegnamento si propone di fornire agli studenti strumenti utili all'analisi, alla modellistica, alla simulazione e al progetto di sistemi dinamici non lineari, anche switching, con particolare attenzione agli oscillatori circuitali e ai circuiti per power management, in particolare ai convertitori di tipo switching.	50	75
ELECTRONIC SYSTEMS	2	80186	SYSTEM IDENTIFICAT	5	ING-INF/	AFFINI O INTEGRATIVE	Attività Formative	Inglese		The goal of the course is to provide methodologies and tools for designing	48	77

			ION		04		Affini o Integrative			systems' models to be used for control, estimation, diagnosis, prediction, etc. Different identification methods are considered, both in a "black box" context (where the structure of the system is unknown), as well as in a "grey box" (uncertainty on parameters) one. Methods are provided for choosing the complexity of the models, for determining the values of their parameters, and to validate them. Moreover, state estimation problems are addressed and their connections with control and identification are considered.		
PERVASIVE INTELLIGENCE	2	108729	EDGE COMPUTING & PERVASIVE ELECTRONICS	5		AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)			0	0
PERVASIVE INTELLIGENCE	2	108729	EDGE COMPUTING & PERVASIVE ELECTRONICS	5		CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)			0	0
PERVASIVE INTELLIGENCE	2	106802	EDGE COMPUTING	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso intende fornire gli elementi fondamentali di edge computing, con particolare attenzione alla programmazione avanzata di microcontrollori. Gli argomenti trattati riguardano la conversione analogico-digitale, i protocolli di comunicazione, l'utilizzo di schede dedicate (es. MEMS), i sistemi operativi embedded. Ogni argomento è trattato attraverso numerosi esempi	70	55

										ed esercizi.		
PERVASIVE INTELLIGENCE	2	108730	PERVASIVE ELECTRONICS	5	ING-INF/03	AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		Il corso si propone di introdurre lo studente alle problematiche e alla programmazione di piattaforme pervasive.	50	75
ELECTRONIC SYSTEMS	2	106783	CIRCUITS AND SYSTEMS FOR TELECOMMUNICATION	10		CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)			0	0
ELECTRONIC SYSTEMS	2	106782	RADIO-FREQUENCY AND MICROWAVE CIRCUITS	5	ING-INF/02	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si propone di introdurre lo studente alle problematiche e alla programmazione di piattaforme pervasive.	50	75
ELECTRONIC SYSTEMS	2	106784	ELECTRONIC SYSTEMS FOR TELECOMMUNICATION	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il modulo si propone di fornire agli studenti le conoscenze fondamentali anche di tipo progettuali sulle Architetture e sui circuiti elettronici impiegati nei sistemi di telecomunicazione.	50	75
PERVASIVE INTELLIGENCE	2	86960	COGNITIVE DATA FUSION	5	ING-INF/03	AFFINI O INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		The goal of this module is to provide students with knowledge and capabilities for processing heterogeneous multisensory signals acquired by autonomous and semiautonomous systems, including human machine interaction. Machine learning methods will be addressed for estimating optimized Bayesian dynamic cognitive models in a data driven way. Capabilities of the students to produce new solutions based on such methods to state of the art problems will be addressed, together with acquisition of programming related capabilities by	50	75

										means of laboratory activities.		
PERVASIVE INTELLIGENCE	2	98216	AUTONOMOUS AGENTS IN GAMES	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso fornisce metodologie e strumenti per lo sviluppo di sistemi software, secondo criteri di elevata efficienza e produttività. Viene offerta una panoramica generale sui sistemi multimediali e sulla modalità di interazione con gli utenti. Sono anche offerti elementi di programmazione di videogiochi e simulazione.	40	85
ELECTRONIC SYSTEMS	2	98538	THESIS	13		PROVA FINALE	Per la Prova Finale				0	325
PERVASIVE INTELLIGENCE	2	98538	THESIS	13		PROVA FINALE	Per la Prova Finale				0	325
ELECTRONIC SYSTEMS	2	101715	ELECTRONIC SENSING SYSTEMS	10	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica				0	0
ELECTRONIC SYSTEMS	2	84506	MICROCIRCUITS DESIGN	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso si prefigge lo scopo di sviluppare conoscenze e competenze relative ai dispositivi elettronici, ai circuiti ed ai sotto-sistemi a segnale misto, alle metodologie di progettazione ed alle tecnologie microelettroniche. La seconda parte del corso affronta i seguenti argomenti: Operational Transconductance Amplifier (OTA) e realizzazione di amplificatori operazionali integrati, analisi della precisione, flusso e metodologie di progettazione, elementi di base di filtri a capacità commutate e a tempo continuo, sistemi di conversione del segnale A/D e D/A, modulatori Sigma-Delta.	50	75
ELECTRONIC SYSTEMS	2	101716	SENSING SYSTEMS	5	ING-INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Il corso intende aiutare lo studente a sviluppare una critica forma mentis nell'affrontare lo studio dei	50	75

										<p>sistemi elettronici basati su sensori, attraverso un approccio metodologico che riguardi più scale dimensionali, a partire dalla fisica e dalla struttura microscopica dei materiali per arrivare al comportamento macroscopico di microsistemi e di strutture complesse per la sensoristica. Il caso studio della sensoristica tattile, in un'ampia gamma di applicazioni in settori all'avanguardia come la Robotica soft, il monitoraggio della Salute, le interfacce (bioelettroniche) uomo-macchina e la protesica, verrà impiegato come modello per lo studio di sensori integrati in sistemi di sensing in cui elettronica e meccanica sono inscindibilmente legate nel determinare la risposta del sensore allo stimolo esterno. Ciò è stato pensato con lo scopo di fornire allo studente alcuni strumenti concreti per la progettazione, modellazione e caratterizzazione di tali sistemi.</p>		
PERVASIVE INTELLIGENCE	2	108717	ADVANCED MACHINE LEARNING & MACHINE LEARNING FOR AUTOMATED DRIVING	5		CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)			0	0

PERVASIVE INTELLIGENCE	2	108717	ADVANCED MACHINE LEARNING & MACHINE LEARNING FOR AUTOMATED DRIVING	5		AFFINIO INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)			0	0
PERVASIVE INTELLIGENCE	2	108716 -	MACHINE LEARNING FOR AUTOMATED DRIVING	5	INF/01	AFFINIO INTEGRATIVE	Attività Formative Affini o Integrative	Italiano (Inglese a richiesta)		L'insegnamento intende fornire le conoscenze essenziali riguardo a tecniche fondamentali di machine learning usate nella guida automatica. Lo studente potrà sviluppare capacità analitiche e progettuali anche attraverso la realizzazione di un elaborato	40	85
PERVASIVE INTELLIGENCE	2	101804	101804 - ADVANCED MACHINE LEARNING	5	ING - INF/01	CARATTERIZZANTI	Ingegneria Elettronica	Italiano (Inglese a richiesta)		Learning how to use advanced machine learning algorithms, including learning data representation (dictionaries and metric), deep learning, and learning in dynamic environment (online, active and reinforcement learning), by grasping the underlying computational and modeling issues	50	75